



Codi de l'oferta: 30267100013

Nom de l'oferta: ASIC Evaluation and Characterization Engineer

DADES DE L'OFERTA

Unitat d'Adscripció: Enginyeria Electrònica

Contracte d'activitats científicotècniques

Condicions laborals: Durada prevista del finançament vinculat inicialment a la contractació: 4 mesos i 22 dies

Perfil Genèric: Tècnic/a de Grau Superior de Suport a la Recerca

Grup: 1 CLT: U

Retribució bruta anual: 37.183,00 €/anuals (per jornada completa) Data d'inici prevista: 09/02/2026

Jornada: 20 h./set. Horari previst: 4 h/dia

Àmbits de coneixement: Enginyeria Electrònica

DADES DEL PROJECTE

Nom del projecte: "TSI-069100-2023-15 - Càtedra CHIP-Chips para arquitecturas avanzadas y sistemas fotónicos"

Web del projecte <https://catedrachip.upc.edu/en>

Nom del grup de recerca: IS2- Sensors Intel·ligents i Sistemes Integrats

Línia de Recerca: Sensors intel·ligents i Sistemes integrats

Codi projecte: K-00586 Convocatòria: CÁTEDRA CHIP

Enllaç oferta Euraxess: <https://euraxess.ec.europa.eu/jobs/401782>

PROCÉS DE SELECCIÓ

Termini de presentació de sol·licituds: 26 de gener de 2026

Data constitució del tribunal: 29 de gener de 2026 a les 9:30 hores mitjançant l'eina Google Meet

Desenvolupament del procés selectiu

Un cop finalitzat el període de recepció de candidatures, la secretaria del tribunal podrà contactar amb les persones inscrites per tal de demanar la documentació d'obligatòria entrega que no s'hagi aportat o per sol·licitar documentació complementària per a la valoració de la candidatura. El tribunal realitzarà una primera valoració curricular de les persones candidates aptes, i si ho considera pertinent, convocarà a la realització de proves i/o entrevistes a aquelles persones que superin la valoració curricular. La data i el lloc de les entrevistes i/o proves serà fixada pel tribunal i es comunicarà, amb temps, a les persones convocades al correu electrònic que ens hagin proporcionat en la seva sol·licitud, també es farà pública la convocatòria mitjançant la web <https://talenthub.upc.edu/en/jobs/psr/psr-jobs-folder/research-support-staff>.

Les persones candidates han de tenir disponibilitat per dur a terme la prova i/o l'entrevista mitjançant l'eina informàtica Google-Meet.

DADES DEL TRIBUNAL

Composició del tribunal:	Representant unitat:	Jordi Cosp Vilella
	Suplent Representant unitat:	Francesc Moll Echeto
	Representant del Comitè PTGASL:	Per determinar
	Representant del Servei de Personal:	Lourdes Moreno de Francisco



DESCRIPCIÓ DEL LLOC DE TREBALL

Objectiu de la contractació

Dissenyar una placa d'avaluació i caracterització per a l'ASIC GOLETA-UPC.

REQUISITS

Titulació universitària superior; Llicenciatura (antiga titulació), Grau Universitari (nova titulació), Màsters Universitaris oficials.

PERFIL PROFESSIONAL

Estudis Enginyeria Electrònica Industrial

Especialitat Professional Electrònica i control automàtic

Coneixements
Disseny digital.
Disseny de PCBs.

Idiomes Català, castellà i anglès parlats, llegits i escrits.

Es valorarà:

Competències Tècniques
Eines de disseny PCB.
Programació de microcontroladors.

Experiència Professional
Es valorarà experiència en funcions similars a les descrites, específicament, en el desenvolupament d'activitats de recerca, tant en l'entorn universitari com industrial.

Funcions
Desenvolupar una placa PCB per a connectar l'ASIC a altres dispositius i permetre la seva mesura.
Programar arquitectures RISC-V.
Dissenyar el PCB.

Altres requisits a considerar

ALTRE INFORMACIÓ D'INTERÈS

Proyecto financiado por la Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales y por la Unión Europea-Next Generation EU