



Codi de l'oferta: 30257101679

Nom de l'oferta: Enginyer/a de processos en pel·lícules primes

DADES DE L'OFERTA

Unitat d'Adscripció: Enginyeria Electrònica

Contracte d'activitats científicotècniques

Condicions laborals:

Durada prevista del finançament vinculat inicialment a la contractació: 9 mesos

Perfil Genèric: Tècnic/a de Grau Superior de Suport a la Recerca

Grup: 1 **CLT:** U

Retribució bruta anual: 37.001,56 €/anuals (per jornada completa) **Data d'inici prevista:** 02/09/2025

Jornada: 35 h./set.

Horari previst:

Àmbits de coneixement Enginyeria Electrònica o Fotònica

DADES DEL PROJECTE

Nom del projecte: "TSI-069100-2023-15 - Càtedra CHIP - Chips para arquitecturas avanzadas y sistemas fotónicos"

Web del projecte <https://catedrachip.upc.edu/en>

Nom del grup de recerca HIPICS

Línia de Recerca Grup de Circuits i Sistemes Integrats d'Altes Prestacions

Codi projecte: K-00586 **Convocatòria:** CÁTEDRA CHIP

Enllaç oferta Euraxess: <https://euraxess.ec.europa.eu/jobs/360268>

PROCÉS DE SELECCIÓ

Termini de presentació de sol·licituds: 1 de setembre de 2025

Data constitució del tribunal: 4 de setembre de 2025 a les 13:00 hores mitjançant l'eina Google Meet

Desenvolupament del procés selectiu

Un cop finalitzat el període de recepció de candidatures, la secretaria del tribunal podrà contactar amb les persones inscrites per tal de demanar la documentació d'obligatòria entrega que no s'hagi aportat o per sol·licitar documentació complementària per a la valoració de la candidatura. El tribunal realitzarà una primera valoració curricular de les persones candidates aptes, i si ho considera pertinent, convocarà a la realització de proves i/o entrevistes a aquelles persones que superin la valoració curricular. La data i el lloc de les entrevistes i/o proves serà fixada pel tribunal i es comunicarà, amb temps, a les persones convocades al correu electrònic que ens hagin proporcionat en la seva sol·licitud, també es farà pública la convocatòria mitjançant la web <https://talenthub.upc.edu/en/jobs/psr/psr-jobs-folder/research-support-staff>.

Les persones candidates han de tenir disponibilitat per dur a terme la prova i/o l'entrevista mitjançant l'eina informàtica Google-Meet.

DADES DEL TRIBUNAL

Composició del tribunal:	Representant unitat:	David Artigas Garcia
	Suplent Representant unitat:	José Antonio Rubio Sola
	Representant del Comitè PASL:	Teresa Marinello Barceló
	Representant del Servei de Personal:	Lourdes Moreno de Francisco

DESCRIPCIÓ DEL LLOC DE TREBALL

Objectiu de la contractació

Impulsar el desenvolupament i l'optimització de tecnologies innovadores de sensors d'imatge, treballant conjuntament amb ICFO i l'empresa emergent quurv dins de l'entorn de sala blanca.

REQUISITS

Titulació universitària superior; Llicenciatura (antiga titulació), Grau Universitari (nova titulació), Màsters Universitaris oficials.

PERFIL PROFESSIONAL

Estudis Física, Ciència de materials, Fotònica, Enginyeria Electrònica o equivalent

Especialitat Professional Tècniques de deposició de pel·lícules primes (PVD, ALD) i processos de fabricació de semiconductors

Coneixements

Propietats electroòptiques de materials.
Dispositius semiconductors.
Tecnologia de processos.

Idiomes Català, castellà i anglès parlats, llegits i escrits.

Es valorarà:

Competències Tècniques

Tècniques PVD: esquitxat, evaporació per feix d'electrons i evaporació tèrmica i ALD.
Tècniques de caracterització de pel·lícules: SEM, EDX, el·liposometria, perfilometria.
Desenvolupament de processos de deposició: PVD i ALD.
Anàlisi i optimització de paràmetres de procés.
Manteniment i operació d'equipament de sala blanca.

Experiència Professional

En sales blanques i laboratoris químics per a la producció, caracterització i avaluació de pel·lícules primes metàl·liques, òxids i nitrurs.
Haver participat en projectes internacionals i col·laboració amb investigadors externs.
Es valorarà experiència en funcions similars a les descrites, específicament, en el desenvolupament d'activitats de recerca, tant en l'entorn universitari com industrial.

Funcions

Treballar conjuntament amb els equips d'ICFO i quurv per impulsar la tecnologia QSTACK™.
Millorar el rendiment dels processos, reduir els temps de cicle i augmentar el rendiment.
Donar suport a la innovació i optimització dels processos de deposició.
Participar en l'adquisició i posada en marxa de nous equips.
Ajudar a definir noves receptes de processos per a sensors d'imatge d'ampli espectre.

Altres requisits a considerar

ALTRE INFORMACIÓ D'INTERÈS

Proyecto financiado por la Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales y por la Unión Europea-Next Generation EU