

Codi de l'oferta: 30267230007

Nom de l'oferta: Junior in electronics and mathematical optimization for Electronic Design Automation

DADES DE L'OFERTA

Unitat d'Adscripció: Ciències de la Computació

Contracte d'activitats científicotècniques

Condicions laborals:

Durada prevista del finançament vinculat inicialment a la contractació: 6 mesos

Perfil Genèric: Tècnic/a de Grau Mitjà de Suport a la Recerca

Grup: 2 **CLT:** S

Retribució bruta anual: 33.093,42 €/anuals (per jornada completa) **Data d'inici prevista:** 01/03/2026

Jornada: 20 h./set. **Horari previst:** De dilluns a divendres de 09:00 A 13:00 HORES

Àmbits de coneixement Enginyeria Electrònica o Informàtica

DADES DEL PROJECTE

Nom del projecte: "PID2020-112581GB-C21 - Modelos y Técnicas para el Procesamiento de Información a Gran Escala -- Barcelona"

Web del projecte

Nom del grup de recerca ALBCOM - Algorithms, Computational Biology, Complexity and Formal Methods

Línia de Recerca

Codi projecte: J-02812 **Convocatòria:** Retos Investigación

Enllaç oferta Euraxess: <https://euraxess.ec.europa.eu/jobs/409795>

PROCÉS DE SELECCIÓ

Termini de presentació de sol·licituds: 23 de febrer de 2026

Data constitució del tribunal: 26 de febrer de 2026 a les 9:20 hores mitjançant l'eina Google Meet

Desenvolupament del procés selectiu

Un cop finalitzat el període de recepció de candidatures, la secretaria del tribunal podrà contactar amb les persones inscrites per tal de demanar la documentació d'obligatòria entrega que no s'hagi aportat o per sol·licitar documentació complementària per a la valoració de la candidatura. El tribunal realitzarà una primera valoració curricular de les persones candidates aptes, i si ho considera pertinent, convocarà a la realització de proves i/o entrevistes a aquelles persones que superin la valoració curricular. La data i el lloc de les entrevistes i/o proves serà fixada pel tribunal i es comunicarà, amb temps, a les persones convocades al correu electrònic que ens hagin proporcionat en la seva sol·licitud, també es farà pública la convocatòria mitjançant la web <https://talenthub.upc.edu/en/jobs/psr/psr-jobs-folder/research-support-staff>.

Les persones candidates han de tenir disponibilitat per dur a terme la prova i/o l'entrevista mitjançant l'eina informàtica Google-Meet.

DADES DEL TRIBUNAL

Composició del tribunal:	Representant unitat:	Jordi Cortadella Fortuny
	Suplent Representant unitat:	Maria José Serna Iglesias
	Representant del Comitè PTGASL:	Per determinar
	Representant del Servei de Personal:	Lourdes Moreno de Francisco

DESCRIPCIÓ DEL LLOC DE TREBALL

Objectiu de la contractació

Desenvolupar tècniques algorísmiques i matemàtiques per a resoldre problemes de síntesi física de circuits en les fases electròniques de posicionat i enrutament de components nanoelectrònics.

REQUISITS

Titulació universitària de grau mitjà; Diplomatura (antiga titulació), Grau Universitari (nova titulació).

PERFIL PROFESSIONAL

Estudis Enginyeria Electrònica, Telecomunicacions o Informàtica

Especialitat Professional

Coneixements

Circuits electrònics.
Mètodes numèrics.
Algorísmia.

Idiomes Català, castellà i anglès parlats, llegits i escrits.

Es valorarà: *Haver cursat o estar cursant un màster en informàtica i/o electrònica*

Competències Tècniques

Disseny de circuits microelectrònics.
Programació: Python i C++.
Eines d'optimització matemàtica.

Experiència Professional

Haver treballat amb equips tecnològics.
Es valorarà experiència en funcions similars a les descrites, específicament, en el desenvolupament d'activitats de recerca, tant en l'entorn universitari com industrial.

Funcions

Ajudar en l'estudi i implementació de tècniques de disseny de circuits i d'optimització matemàtica i combinatòria.
Cooperar en l'elaboració de documents tècnics que descriuen les tècniques implementades i els resultats obtinguts.
Donar suport en la consulta de la bibliografia existent en el tema.

Altres requisits a considerar

ALTRE INFORMACIÓ D'INTERÈS

Proyecto de investigación financiado por MICIU/AEI/10.13039/501100011033