



Codi de l'oferta: 30257101692

Nom de l'oferta: Research Engineer in Large-Scale AI Systems Optimization

DADES DE L'OFERTA

Unitat d'Adscripció: Enginyeria Electrònica

Contracte d'activitats científicotècniques

Condicions laborals:

Durada prevista del finançament vinculat inicialment a la contractació: 8 mesos

Perfil Genèric: Tècnic/a de Grau Mitjà de Suport a la Recerca

Grup: 2 **CLT:** N

Retribució bruta anual: 35.635,70 €/anuals (per jornada completa) **Data d'inici prevista:** 15/10/2025

Jornada: 35 h./set. **Horari previst:**

Àmbits de coneixement Enginyeria Informàtica

DADES DEL PROJECTE

Nom del projecte: "TSI-069100-2023-15 - Càtedra CHIP-Chips para arquitecturas avanzadas y sistemas fotónicos"

Web del projecte <https://catedrachip.upc.edu/en>

Nom del grup de recerca IS2- Sensors Intel·ligents i Sistemes Integrats

Línia de Recerca Grup de Circuits i Sistemes Integrats d'Altes Prestacions

Codi projecte: K-00586 **Convocatòria:** CÁTEDRA CHIP

Enllaç oferta Euraxess: <https://euraxess.ec.europa.eu/jobs/378088>

PROCÉS DE SELECCIÓ

Termini de presentació de sol·licituds: 13 d'octubre de 2025

Data constitució del tribunal: 16 d'octubre de 2025 a les 10:30 hores mitjançant l'eina Google Meet

Desenvolupament del procés selectiu

Un cop finalitzat el període de recepció de candidatures, la secretaria del tribunal podrà contactar amb les persones inscrites per tal de demanar la documentació d'obligatòria entrega que no s'hagi aportat o per sol·licitar documentació complementària per a la valoració de la candidatura. El tribunal realitzarà una primera valoració curricular de les persones candidates aptes, i si ho considera pertinent, convocarà a la realització de proves i/o entrevistes a aquelles persones que superin la valoració curricular. La data i el lloc de les entrevistes i/o proves serà fixada pel tribunal i es comunicarà, amb temps, a les persones convocades al correu electrònic que ens hagin proporcionat en la seva sol·licitud, també es farà publica la convocatòria mitjançant la web <https://talenthub.upc.edu/en/jobs/psr/psr-jobs-folder/research-support-staff>.

Les persones candidates han de tenir disponibilitat per dur a terme la prova i/o l'entrevista mitjançant l'eina informàtica Google-Meet.

DADES DEL TRIBUNAL

Composició del tribunal:	Representant unitat:	Sergi Abadal Cavallé
	Suplent Representant unitat:	Jordi Cortadella Fortuny
	Representant del Comitè PASL:	Per determinar
	Representant del Servei de Personal:	Lourdes Moreno de Francisco

DESCRIPCIÓ DEL LLOC DE TREBALL

Objectiu de la contractació

Estudiar i proposar tècniques per millorar el rendiment i eficiència energètica del procés d'entrenament de models grans d'intel·ligència artificial en centres de dades de computació d'alt rendiment.

REQUISITS

Titulació universitària de grau mitjà; Diplomatura (antiga titulació), Grau Universitari (nova titulació).

PERFIL PROFESSIONAL

Estudis Enginyeria Informàtica, de Telecomunicacions o similar

Especialitat Professional Intel·ligència Artificial i Ciència de Dades

Coneixements
Xarxes neuronals i aprenentatge automàtic.
Algorísmia.

Idiomes Català, castellà i anglès parlats, llegits i escrits.

Es valorarà:

Competències Tècniques
Tensorflow.
C.
Python / PyTorch.

Experiència Professional
En la utilització de Python (PyTorch, TensorFlow) i C per al desenvolupament i optimització d'algoritmes d'aprenentatge profund.
Es valorarà experiència en funcions similars a les descrites, específicament, en el desenvolupament d'activitats de recerca, tant en l'entorn universitari com industrial.

Funcions
Estudiar la recerca realitzada fins l'actualitat dins de l'àmbit de xarxes neuronals, incloent Large Language Models (LLMs) o Graph Neural Networks (GNN)
Desenvolupar eines de visualització de rendiment i colls d'ampolla en sistemes d'entrenament de models grans d'intel·ligència artificial.
Contribuir en la integració de models d'avaluació de rendiment de comunicacions en l'entorn de simulació del projecte.
Contribuir en la implementació de sistemes de cerca i optimització de la paral·lelització dels models d'IA o de la topologia del sistema per minimitzar temps i energia consumida.

Altres requisits a considerar

ALTRE INFORMACIÓ D'INTERÈS

«Proyecto financiado por la Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales y financiado por la Unión Europea-Next Generation EU»