



Codi de l'oferta: 30257101657

Nom de l'oferta: Tècnic/a en Fotònica

DADES DE L'OFERTA

Unitat d'Adscripció: Enginyeria Electrònica

Contracte d'activitats científicotècniques **Etape Investigadora:**
Durada prevista del finançament vinculat inicialment a la contractació: 12 mesos
Perfil Genèric: Tècnic/a Especialitzat/da de Suport a la Recerca
Grup: 3 **CLT:** U

Retribució bruta anual: 28.546,42 €/anuals (per jornada completa) **Data d'inici prevista:** 05/06/2025

Jornada: 35 h./set. **Horari previst:**

Àmbits de coneixement Enginyeria Telecomunicació

DADES DEL PROJECTE

Nom del projecte: "TSI-069100-2023-15 - Càtedra CHIP-Chips para arquitecturas avanzadas y sistemas fotónicos"

Web del projecte <https://catedrachip.upc.edu/en>

Nom del grup de recerca HIPICS

Línea de Recerca Grup de Circuits i Sistemes Integrats d'Altes Prestacions

Codi projecte: K-00586 **Convocatòria:** CÁTEDRA CHIP

Enllaç oferta Euraxess: <https://euraxess.ec.europa.eu/jobs/344150>

PROCÉS DE SELECCIÓ

Termini de presentació de sol·licituds: 26 de maig de 2025

Data constitució del tribunal: 29 de maig de 2025 a les 08:45 hores mitjançant l'eina Google Meet

Desenvolupament del procés selectiu

Un cop finalitzat el període de recepció de candidatures, la secretaria del tribunal podrà contactar amb les persones inscrites per tal de demanar la documentació d'obligatòria entrega que no s'hagi aportat o per sol·licitar documentació complementària per a la valoració de la candidatura. El tribunal realitzarà una primera valoració curricular de les persones candidates aptes, i si ho considera pertinent, convocarà a la realització de proves i/o entrevistes a aquelles persones que superin la valoració curricular. La data i el lloc de les entrevistes i/o proves serà fixada pel tribunal i es comunicarà, amb temps, a les persones convocades al correu electrònic que ens hagin proporcionat en la seva sol·licitud, també es farà pública la convocatòria mitjançant la web <https://talenthub.upc.edu/en/jobs/psr/psr-jobs-folder/research-support-staff>.

Les persones candidates han de tenir disponibilitat per dur a terme la prova i/o l'entrevista mitjançant l'eina informàtica Google-Meet.

DADES DEL TRIBUNAL

Composició del tribunal:	Representant unitat:	David Artigas Garcia
	Suplent Representant unitat:	Jose Antonio Rubio Sola
	Representant del Comitè PASL	Per determinar
	Representant del Servei de Personal	Lourdes Moreno de Francisco

DESCRIPCIÓ DEL LLOC DE TREBALL

Objectiu de la contractació

Col·laborar en el desenvolupament i millora de sistemes òptics en el marc de projectes conjunts amb les entitats Quside Technologies S.L. i ICFO, contribuint a l'anàlisi i validació de circuits fotònics integrats i dispositius òptics per a la generació escalable i d'alt rendiment de nombres aleatoris quàntics (QRNG).

REQUISITS

Formació professional de grau superior (FP2), cicles formatius de grau mitjà, batxillerat o una titulació equivalent.

La superació de la prova d'accés a la universitat per majors de 25 anys serà equivalent al batxillerat, per l'accés a treballs públics o privats, en aquests dos casos, com regula l'apartat 4.3 de l'esmentada Ordre:

- Si acredita que té la superació de la prova d'accés a la universitat de majors de 25 anys + Títol d'ESO.
- Si acredita que té la superació de la prova d'accés a la universitat de majors de 25 anys + superació de 15 crèdits ECTS, o més, d'estudis universitaris.

PERFIL PROFESSIONAL

Estudis Batxillerat o Cicle Formatiu de Grau Superior

Especialitat Professional

Coneixements

Conceptes generals en òptica.
Principis bàsics de fotònica.

Idiomes Català, castellà i anglès parlats, llegits i escrits.

Es valorarà: *Interès per la Fotònica, Electrònica i/o Física.*

Competències Tècniques

Proves electroòptiques de PIC: anàlisi de espectre òptic, làsers ajustables.
Llenguatge de programació: Python.

Experiència Professional

Es valorarà experiència en funcions similars a les descrites, específicament, en el desenvolupament d'activitats de recerca, tant en l'entorn universitari com industrial.

Funcions

Col·laborar en la construcció/millora del dispositiu de proves electro-òptiques per mesurar circuits integrats i components òptics.
Donar suport en el desenvolupament d'algorismes de control automatitzat per als dispositius de prova.
Cooperar en l'anàlisi dels resultats de les mesures i resoldre problemes.
Ajudar a documentar i informar els resultats de les proves als parts interessades.
Participar amb l'enginyer quàntic i l'equip de desenvolupament de producte.

Altres requisits a considerar

ALTRE INFORMACIÓ D'INTERÈS

Proyecto financiado por Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales y financiado por la Unión Europea-Next Generation EU