



TÈCNIC/A DE SUPORT A LA RECERCA 150-710-233

DADES DE L'OFERTA

Unitat Adscripció:	Enginyeria Electrònica
Perfil genèric:	Tècnic/a de Grau Mig de Suport a la Recerca
Tipologia contractual:	Contracte d'activitats científicotècniques Grup: 2 CLT: U
Retribució bruta anual:	32.402,30 €/anuals (per jornada completa)
Jornada: 25 h./set.	Durada prevista del finançament vinculat inicialment a la contractació: 12 mesos Data Inici: 1-12-2024

DADES DEL PROJECTE

Nom del projecte: "TSI-069100-2023-15//Chips para arquitecturas avanzadas y sistemas fotónicos."

Informació del projecte:

Codi: K-00586 **Convocatòria:** Càtedra Chip
Euraxess: <https://euraxess.ec.europa.eu/jobs/282553>

PROCÉS DE SELECCIÓ

Inscripció: Les persones interessades haureu d'omplir el [formulari](#)
Les incidències que puguin sorgir durant la inscripció de la candidatura s'han de reportar al correu electrònic: personalinvestigador.sp@upc.edu

Termini de presentació de sol·licituds: 28 d'octubre de 2024

Composició del tribunal: **Representant unitat:** Francesc Moll Echeto **Suplent:** Antonio Rubio
Representant del Servei de Personal: Lourdes Moreno de Francisco
Representant del Comitè PasL: Per determinar

Data constitució del tribunal: 31 d'octubre de 2024 a les 10:45 hores mitjançant l'eina Google Meet

Convocatòria a la prova i/o entrevista: En cas de que el tribunal acordi realitzar proves i/o entrevistes aquestes es realitzaran el dia 4 de novembre de 2024. La comunicació dels candidats/de les candidates preseleccionats/preseleccionades, el lloc i l'hora de realització es comunicarà mitjançant aquesta mateixa web. Les persones candidates han de tenir disponibilitat per dur a terme la prova i/o entrevista mitjançant l'eina informàtica Google-meet.





TÈCNIC/A DE SUPORT A LA RECERCA 150-710-233

REQUISITS

- Titulació universitària de grau mitjà; Diplomatura (antiga titulació), Grau Universitari (nova titulació).

DESCRIPCIÓ DEL LLOC DE TREBALL

Missió

- Dissenyar un ASIC en tecnologia CMOS de 65nm que serveixi com a plantilla per a dissenys arbitraris, integrant un microcontrolador RISC-V i perifèrics digitals i analògics.

Funcions a desenvolupar

- Desenvolupar una placa PCB per a connectar l'ASIC a altres dispositius i permetre la seva mesura.
- Esbossar i simular circuits integrats.
- Programar arquitectures RISC-V.
- Integrar els perifèrics, així com la migració del concepte Caravel harness.
- Dissenyar el PCB.

PERFIL PROFESSIONAL

- **Estudis** Enginyeria Electrònica
- **Especialitat** Microelectrònica

Coneixements

- Microcontroladors.
- Sistemes de comunicació digital.
- Interfícies de comunicació entre subsistemes programables i subsistemes configurables.
- Català, castellà i anglès parlats, llegits i escrits.

Competències Tècniques

- Disseny i simulació de circuits en tecnologia: CMOS.
- Eines de disseny microelectrònic: edició de layout, síntesi i implementació: Cadence (Virtuoso, Genus, Innovus).
- Eines de disseny de PCB.



TÈCNIC/A DE SUPORT A LA RECERCA 150-710-233

- Disseny integrats: CAD/CAE.



TÈCNIC/A DE SUPORT A LA RECERCA 150-710-233

Competències Organitzatives

- Coordinació d'activitats.

Competències Funcionals

- Habilitats comunicatives.

Experiència Professional

- Es valorarà experiència en funcions similars a les descrites, específicament, en el desenvolupament d'activitats de recerca, tant en l'entorn universitari com industrial.

«Proyecto financiado por Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales y por la Unión Europea-Next Generation EU»