



PERSONAL DE RECERCA 150-710-228

DADES DE L'OFERTA

Unitat Adscripció	Enginyeria Electrònica
Perfil genèric	Personal Investigador Director Assimilat
Tipologia contractual:	Contracte d'activitats científicotècniques
Retribució bruta anual	42.284,48 €/anuals (per jornada completa)
Jornada: 37,50 h./set.	Durada prevista del finançament vinculat inicialment a la contractació: 1 any 8 mesos i 11 dies Data Inici: 21/10/2024.

DADES DEL PROJECTE

Nom del projecte

Informació del projecte

Codi: K-00586 **Convocatòria:** Càtedra Chip
Euraxess: <https://euraxess.ec.europa.eu/jobs/278783>

PROCÉS DE SELECCIÓ

Inscripció: Les persones interessades haureu d'omplir el [formulari](#).
Les incidències que puguin sorgir durant la inscripció de la candidatura s'han de reportar al correu electrònic: personalinvestigador.sp@upc.edu

Termini de presentació de sol·licituds 14 d'octubre de 2024

Professor/a responsable David Artigas

Procés de selecció El procés de selecció preveu, inicialment, una valoració curricular dels candidats/de les candidates.

Convocatòria a la prova i/o entrevista En cas de que el tribunal acordi realitzar proves i/o entrevistes la comunicació dels candidats/de les candidates preseleccionats /preseleccionades, el lloc i l'hora de realització es comunicarà mitjançant aquesta mateixa web.

Les persones candidates han de tenir disponibilitat per dur a terme la prova i/o entrevista mitjançant l'eina informàtica google-meet.

PERSONAL DE RECERCA 150-710-228

REQUISITS

- Títol de doctorat

DESCRIPCIÓ DEL LLOC DE TREBALL

Missió

- Desenvolupar ASICs mixtos per a la tecnologia de números aleatoris quàntics de Quside, incloent simulació, disseny, prototipat i validació, en col·laboració amb ICFO i Quside Technologies.

Funcions a desenvolupar

- Desenvolupar ASICs mixtes d'alta prestació per a aplicacions quàntiques.
- Realitzar simulacions de circuits i modelització per optimitzar paràmetres de disseny.
- Liderar el procés de prototipat, incloent disseny de PCB i integració de sistemes.
- Validar el rendiment del sistema mitjançant proves rigoroses i depuració.
- Col·laborar en solucions d'integració fotònica-electrònica per maximitzar l'eficiència i fiabilitat del sistema.
- Treballar amb equips multifuncionals per garantir una integració sense problemes de l'ASIC amb la tecnologia quàntica de Quside.

PERFIL PROFESSIONAL

- **Estudis** Enginyeria Electrònica o Física.
- **Especialitat** Disseny d'ASICs o senyals mixtes

Coneixements

- Validació i prototipat de sistemes.
- Desenvolupament d'ASICs mixtes d'alta prestació.
- Català, castellà i anglès parlats, llegits i escrits.

Competències Tècniques

- Simulació i modelització de circuits.
- Prototipat i integració de sistemes.

PERSONAL DE RECERCA 150-710-228

Competències Organitzatives

- Treball en equip multidisciplinaris.
- Gestió del procés de prototipat i integració.
- Treball en xarxa amb diferents organitzacions

Competències Funcionals

- Habilitats comunicatives.

Experiència Professional

- En integració fotònica-electrònica.
- En el disseny i simulació d'ASICs mixtes.
- En prototipat, integració i validació de sistemes.
- Es valorarà experiència en funcions similars a les descrites, específicament, en el desenvolupament d'activitats de recerca, tant en l'entorn universitari com industrial.

Etapas de la carrera professional

(s'indica amb una creu l'opció seleccionada)

☐	Sense experiència prèvia
☐	Etapas primerenca menys de 4 anys
☒	Experiència entre 4 i 10 anys
☐	Experiència de més de 10 anys

Perfil de recerca

(s'indica amb una creu l'opció seleccionada)

☐	Primera etapa
☐	Professional reconegut
☒	Professional establert
☐	Líder de projectes

«Proyecto financiado por Secretaría de Estado de Telecomunicaciones e Infraestructuras Digitales y por la Unión Europea-Next Generation EU»